

1. 原 CPI = $1 + 0.05 \times 200 + 0.35 \times 0.1 \times 200 = 18$
 後 CPI = $1 + 0.05 \times 200 + 0.35 \times 0.05 \times 200 = 14.5$

原 cycle time = 200 ps $\Rightarrow 18 \times 200 = 3600$
 後 cycle time = 150 ps $\Rightarrow 14.5 \times 150 = 2175$

原本架構較好

2. code A, 可利用平行化架構使計算同時 \Rightarrow 增加 throughput 或 hide latency
 code B 算是序向邏輯的方向

3. (A) 使 memory bandwidth 增加
 (B) 使指令更平衡化
 (C) 指令平行化 \Rightarrow 增 Performance.
 (D) data locality 不影響效能改善.

4. 選高度 data 平行可加速方式

- (A) DLP
 (B) 類似 SIMD, 另外有 control 獨立執行緒能力, SIMT \geq SIMD
 (C) ILP (static)
 (D) SIMT 是 ILP, 但也有 ILP (superscalar)
 (E) 也是 DLP + ILP

5. 32 reg = 2^5
 128 reg = $2^7 \Rightarrow$ 每個有用到 reg 之指令部份多 2 bit, $32 + 6 = 38$

6. (a) Machine 1 = $(1457 + 539 + \dots + 234) / 12 = 411.29$
 Machine 2 = $(1424 + 622 + \dots + 191) / 12 = 388.83$

Machine 2 $\frac{411}{388}$

- (b) 429 mcf, 利用 compiler 做最佳化減少 CPI. ① 共同子問題
 ② 無意義 code 消除
 ③ loop 最佳化

7. (a) CUE cache 利用內建 memory, on chip cache 是 SRAM (在 process 內)

(b) 4K 解析通常是 $\begin{cases} ① 3840 \times 2160 \\ ② 4096 \times 2160 \end{cases}$ } 傳輸以 word 為單位 $\begin{cases} 3840 \times 2160 \times 4B = 33.17MB \\ 4096 \times 2160 \times 4B = 35.39MB \end{cases}$

(c) 要一次讀一塊 data 下來, 若用 sequence prefetch 可較快處理下一個 block fetch

(d) CUE 的 spatial locality & temporal locality 重要, 用 directed mapping
(主要是 hit time 成本低而已)

(e) random algorithm \Rightarrow 因為 media 前面的 page 皆不重要, 任意置換皆可, 且因 random 不用記錄客事件 loading 較少

(f) 檔名當 tag $\langle \text{filename, frame} \rangle$

8

① if... then else then beq

② switch case ① case ② ... beq

③ goto j

④ call sub function jr

(b) 最簡單猜: 無條件直接猜跳

最難猜: 有條件間接猜跳

(c) 含有多型的 function call \Rightarrow 用 switch 選型態適合的, call function & return.

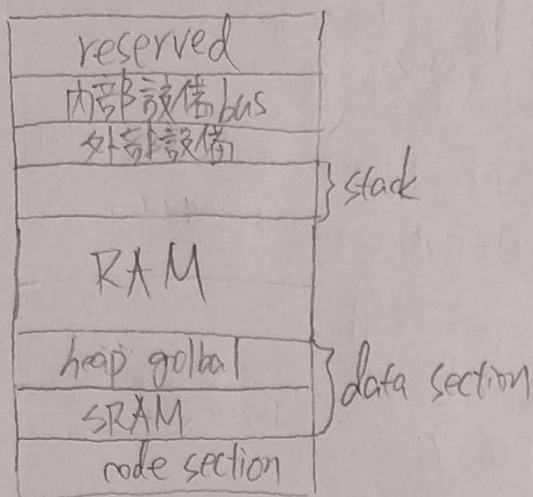
9.

(a) virtual memory, 利用 secondary store 當模擬的 memory 空間

利用 logical address 確認 memory 上是否有 page, 若無則 page fault 將 page 調用。

(b) 在 RAM space 上找到合適的空間放入 segment (Demand segmentation)

9.
(b)



1c) 不能, 會造成 thrashing, Page 可載入至 memory, 但無法完整載入 cache, 所以會造成無法執行的情況

10.

(a) 因 signal 1.1 先設好存取錯誤要跳到 catch, 18 行產生 access error 所以 PC 被設為 25, 26, 27

1b) non-preemptive kernel = 執行 sys call 時就 disable interrupt 或拒收直到做完
 preemptive kernel = 允許 sys call 時暫停去處理 interrupt, 但排隊中 sys call 處理完若又有新 sys call 會有一致性問題要處理
 同步中斷 = unmask interrupt: cpu 會立即處理 \rightarrow 跟 hardware 有關的 interrupt
 非同步中斷 = mask interrupt = 忽略或延遲 \rightarrow 跟軟體有關的 interrupt

11.

1st
 wait(mutex);
 measure traffic flow;
 signal(S);
 sign(mutex);

2st
 wait(S);
 wait(mutex);
 change the light
 signal(mutex);

S initial = 0;

12.

若用 hardware 方法實做可確保 atomic, 且可做在硬體上出錯率較小!
 若用 software 方法則較容易制定靈活的方法, 但也需控制好同步機制和預防 Deadlock 問題

- 13.
- devfs: 用檔案方法管理 device, 管理 /dev 下設備, 每個檔案對應一個設備 (不論是否真實存在), 建立各自設備檔案, 在 kernel 間交互操作
 - sysfs: 一樣用檔案系統管理, 掛載在 /sys 目錄下, 但 user 空間上也能利用資訊交互操作, 可反應目前設備上的狀態。具有唯一對應目錄。
 - udev 在 user space 使用, devfs 在 kernel space 使用
 - Device tree: 把硬體資源架構抽出, 使整體架構簡單化, 不用重新編譯即可更改組態設定, 對 DTS 檔更改即可做小更動

14. 共識演算法?